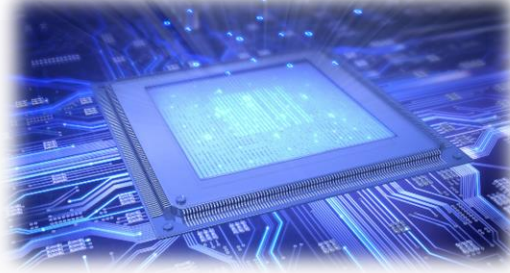


OFERTAS DE EMPLEO - SECTOR TIC



Empresa de ingeniería en Europa, con sede en Barcelona, tiene como objetivo democratizar el acceso a chips de alto rendimiento desarrollando sistemas en chip basados en tecnología Chiplet y la combinación de RISC-V y aceleración de cómputo para IA y HPC, todo interconectado con interfaces abiertas UCle. Sus tecnologías proporcionarán valor en múltiples campos como la inteligencia artificial, la seguridad y privacidad, y la reducción de la huella de carbono. Dispuestos a cambiar la industria del silicio y ayudar a construir un mundo más sostenible, donde la colaboración y la apertura sean la norma. Chips utilizados en computación de alto rendimiento, conducción autónoma, telecomunicaciones, medicina personalizada, computación en el borde y la nube.

Se ofrece una carrera en un entorno multicultural y multinacional donde la innovación, el trabajo en equipo y la confianza son parte del ADN. Oportunidad de aprender de profesionales senior, utilizar las tecnologías más avanzadas para desarrollar chips y participar en uno de los proyectos tecnológicos más relevantes de la Unión Europea.

Se ofrece un paquete competitivo de compensación con horarios flexibles que te ayudarán a conciliar tu vida personal y profesional.

COMO SOLICITAR

Envía tu candidatura a

eures.seleccio.soc@gencat.cat

Indicando el ID.EURES y título de la oferta en cada caso

Puedes consultar las ofertas en la página siguiente

Ofertas gestionadas en el contexto del proyecto [Catalunya Incoming](#)

OFERTAS

- [ID. EURES: 7171731, AI MANAGER](#)
- [ID. EURES: 7171718, SENIOR AI ENGINEER MULTI-AGENT LLM SYSTEMS](#)
- [ID. EURES: 7172244, DIGITAL ENGINEER](#)
- [ID. EURES: 7171077, DIRECTOR OF OPERATIONS AND EXECUTION - SYSTEM DEPLOYMENTS](#)
- [ID. EURES: 7171076, DIRECTOR AI SAFETY](#)
- [ID. EURES: 7171074, COMPILER ENGINEER](#)
- [ID. EURES: 7171742, CAD ENGINEER](#)
- [ID. EURES: 7171072, DIGITAL SENIOR ENGINEER](#)
- [ID. EURES: 7171071, SENIOR ENGINEER FUNCTIONAL VERIFICATION](#)
- [ID. EURES: 7171070, FUNCTIONAL VERIFICATION ENGINEER](#)
- [ID. EURES: 7171729, DIRECTOR AI MODEL OPTIMIZATION](#)
- [ID. EURES: 7171724, SENIOR RAS ARCHITECT FOR ACCELERATOR PRODUCTS](#)
- [ID. EURES: 7171721, PROCESS AND DIGITALIZATION BUSINESS PARTNER](#)
- [ID. EURES: 7171723, FIELD ENGINEER HPC](#)
- [ID. EURES: 7171720, STAFF DFT ENGINEER](#)
- [ID. EURES: 7171719, AI ENGINEER](#)
- [ID. EURES: 7171765, PLACE & ROUTE ENGINEER](#)
- [ID. EURES: 7171743, ASSOCIATE ENGINEER FUNCTIONAL VERIFICATION](#)
- [ID. EURES: 7171739, SENIOR PCB, CHASSIS, AND COOLING ARCHITECT \(ACCELERATOR PRODUCTS\)](#)
- [ID. EURES: 7171766, SOC INTERCONNECT SENIOR ARCHITECT](#)
- [ID. EURES: 7171744, JUNIOR DFT ENGINEER](#)
- [ID. EURES: 7171741, SOC ARCHITECTURE SENIOR ENGINEER](#)
- [ID. EURES: 7171740, SENIOR FIRMWARE & OS ENGINEER](#)
- [ID. EURES: 7171735, FIRMWARE & OS ENGINEERING MANAGER](#)
- [ID. EURES: 7171734, SENIOR AI ENGINEER](#)
- [ID. EURES: 7171730, SYSTEMS CHIEF ARCHITECT](#)
- [ID. EURES: 7171749, SENIOR PLACE & ROUTE ENGINEER](#)
- [ID. EURES: 7171746, SOC STAFF ARCHITECT](#)
- [ID. EURES: 7171075, DIRECTOR AI APPLICATIONS](#)
- [ID. EURES: 7172265, MEMORY ARCHITECTURE ENGINEER](#)
- [ID. EURES: 7171736, MICROSOFT SYSTEM ADMINISTRATOR](#)
- [ID. EURES: 7171750, STAFF ENGINEER FUNCTIONAL VERIFICATION](#)
- [ID. EURES: 7171748, ANALOG ARCHITECTURE JUNIOR ENGINEER](#)
- [ID. EURES: 7171745, JUNIOR FIRMWARE & OS ENGINEER](#)
- [ID. EURES: 7171747, DFT SENIOR ENGINEER](#)
- [ID. EURES: 7171737, PRINCIPAL FUNCTIONAL VERIFICATION ENGINEER](#)
- [ID. EURES: 7171738, SENIOR FABRIC AND SYSTEM ARCHITECT \(ACCELERATOR PRODUCTS\)](#)
- [ID. EURES: 7172261, SOC ARCHITECTURE ENGINEER](#)
- [ID. EURES: 7172262, ACCELERATOR - AI ENGINEER](#)
- [ID. EURES: 7171073, DIGITAL STAFF ENGINEER](#)
- [ID. EURES: 7171733, SENIOR AI ENGINEER - MODEL OPTIMIZATION](#)
- [ID. EURES: 7171732, AI BACKEND ENGINEER](#)
- [ID. EURES: 7171722, LEAD INFRASTRUCTURE ENGINEER](#)